



ZVEI Tagung

Initiative „Design Chain“

Datum:

22.01.2020

Veranstaltungsort:

Siemens AG

Eingang/Hausadresse: Otto-Hahn-Ring 6
81739 München

Programm:

Ab 12.30 Uhr	Empfang
13.00 ..13.05 Uhr	Begrüßung /Vorstellung Gastgeber Markus Biener, Zollner Elektronik AG
13.05 ..13.30 Uhr	Begrüßung, Vorstellung Gastgeber Vorstellung „Corporate Technology der Siemens AG“ Jörg Zapf + Stefan Kiefl, Siemens AG
13.30 .. 13.45 Uhr	Vorstellung der ZVEI Initiative „Design Chain“ Dokumente des ZVEI AK-Design im Internet Markus Biener, Zollner Elektronik AG
13.45 .. 14.00 Uhr	Vorstellung des Projektes „LP 2010“ Arnold Wiemers, Leiterplattenakademie/ILFA
14.00 .. 14.40 Uhr	Anforderungen an die Leiterplattenproduktion hochlagiger Highspeed-Boards Arnold Wiemers, Leiterplattenakademie/ILFA
14.40 .. 15.00 Uhr	Kreative Kommunikationspause
15.00 .. 15.45 Uhr	Signalintegrität und Eigenstörbarkeit elektronischer Baugruppen Ralf Brüning, Zuken EMC Technology Center
15.45 .. 16.20 Uhr	DfX - Design for Excellence Markus Biener, Zollner Elektronik AG
16.20 .. 16.45 Uhr	Lösungsorientierte Dokumentation von Baugruppen offene Diskussion mit den Referenten
Ende ca. 17.00 Uhr	